



**【HPE X AMD パートナー倶楽部メンバー様限定】
第2回 オンライントレーニング**

AMD製品提案の基礎知識！

「AMDについてお客様に語れる基礎知識と他社CPUからの置き換えノウハウ」

2020年 8月

日本AMD株式会社

コマーシャル営業本部

関根 正人

AMD はテクノロジーリーダーです



世界初のCPU コア
クロック 1GHz
を突破

2000



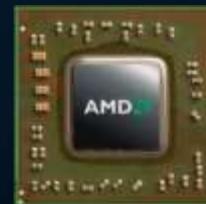
▲ 世界初のx86デュアル
コアCPU

2004



世界初のクアッド
コアCPU

2007



世界初のクアッドコア
搭載APU

2013



2003

世界初の64-bit x86 プロセッサー



2006

世界初の1GHz GPU



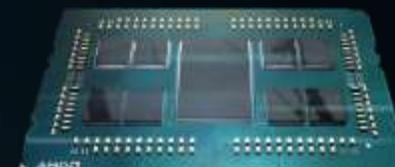
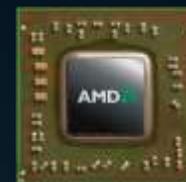
2011

世界初のCPU & GPU 1
チップ化
(APU)



2019

世界初の7nm ベース
x86 CPU + PCIe®4





データセンター市場への長年の貢献

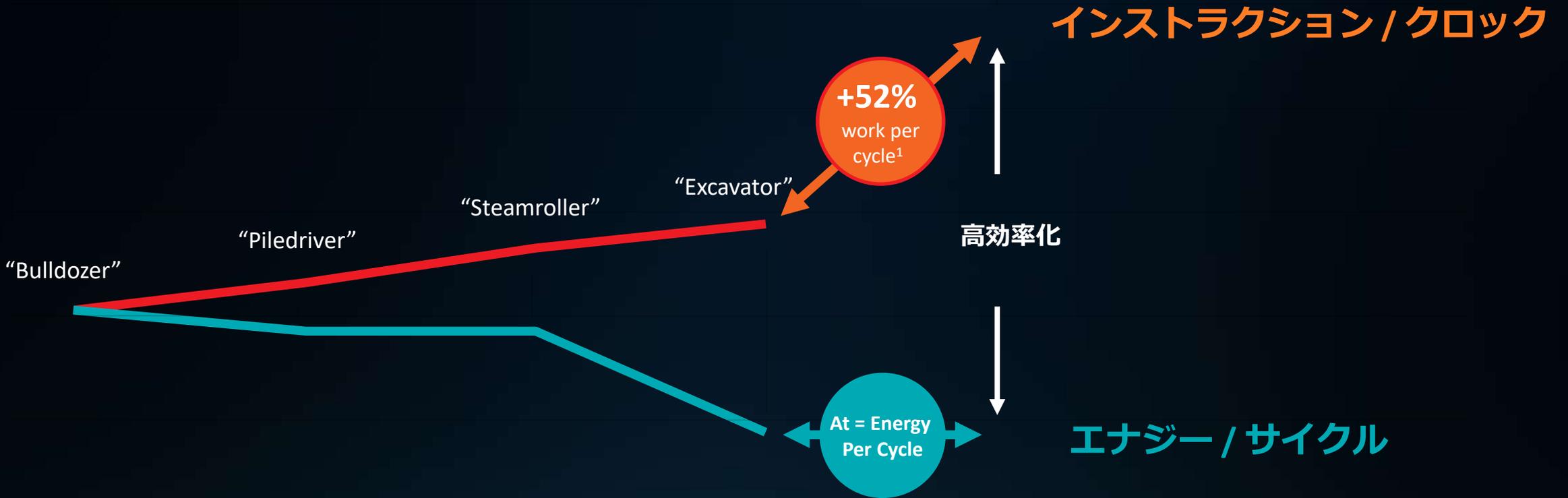
世界初の64-bit
世界初のマルチコア X86
ハイパートランス
ポート

スーパーコン
ピュータ市場での
圧倒的な性能の提
供

25% unit share

大きな進化: ハイパフォーマンス, 低消費電力

“ZEN”



データセンターロードマップ

リーダーシップ 長期コミットメント

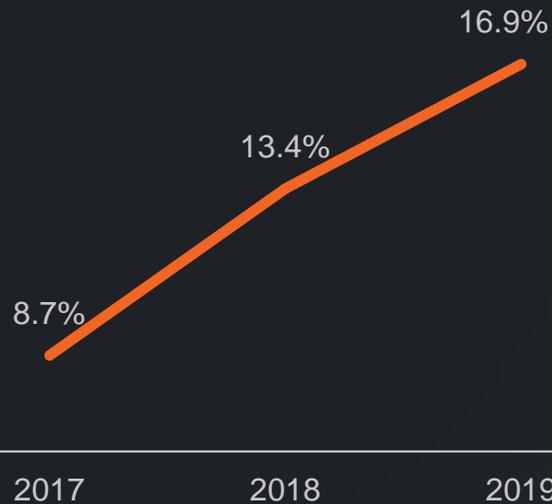


Roadmap Subject to Change

AMD マーケットシェア

台数ベース

クライアントコンピューティング (IoT 省く)



Q1 2019 クライアント ハイライト

四半期のノートPCの売り上げとしては過去最高; コンシューマー、コマーシャル向けともに引き続き堅調な伸び

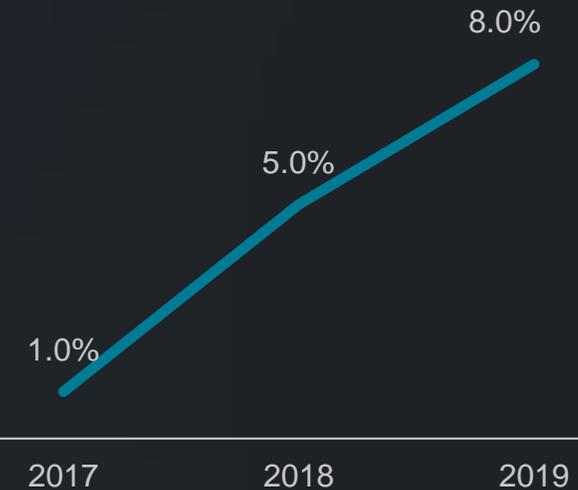
ディスクリート グラフィックス



Q1 2019 グラフィックス ハイライト

7nm ベースのRadeon RX 5000 series がデスクトップ、ノートブック向けともに健闘

X86 サーバー (IoT 省く)



Q1 2019 サーバー ハイライト

HPC, クラウド、エンタープライズ各市場からのデマンドが拡大。サーバー出荷台数は、四半期ベースでは数十%の伸び。

データセンターでの採用

コンピューティングパワーの優位性をご理解頂き、採用が進んでいます



スーパーコンピューティング

Exaflops 到来を見据えて

昨今の大型案件を軒並み受注



クラウド

トップ10 プロバイダーが続々採用

2019年にはこれまでの2倍のインスタンス数で利用されています

150+ Instances

2020年 見込み



エンタープライズ

世界中の大小様々な案件でお役に立っています

2019年にはこれまでの2倍のプラットフォームをリリースしました

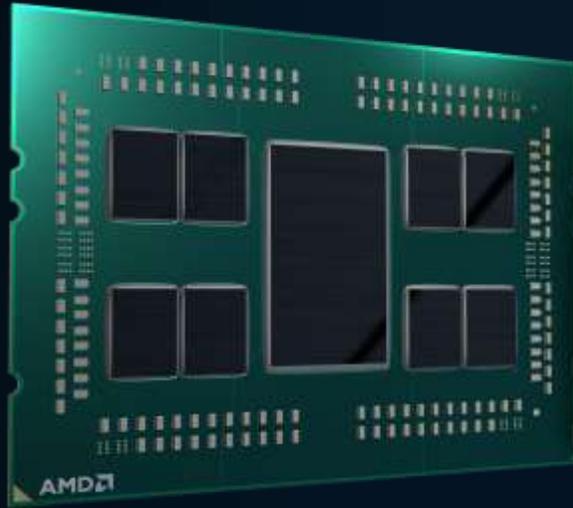
140+ Platforms

2020年 見込み

HPE – AMD の強固なパートナーシップ

Hewlett Packard Enterprise & AMD

- ▲ HPEとAMDは、EPYCプロセッサ開発の強固なパートナー
- ▲ HPEとAMD 両社で、EPYC のプロセッサの初期仕様を策定
- ▲ AMD EPYC 7000シリーズプロセッサは、HPEの革新的なスマートソケットソリューションを活用
- ▲ HPE と AMD は Gen-Z コンソーシアムを含め、様々なオープンスタンダードで協力関係にあります
- ▲ HPEとAMDは今後もEPYCプロセッサに向けたコラボレーションを継続し、お客様へ最適な選択肢を提供できるよう、長期戦略に基づいた製品の開発を続けて参ります



第二世代 AMD EPYC™

最高性能の x86 プロセッサ

最大64コア

競合製品に比べて
最大2倍以上の性能

最大 50%
低いTCO **

最新のセキュリ
ティー機能

*EPYC™ 7702
**Based on Virtualization
See Endnotes ROM-517, 544, 557.

AMD EPYC™ プロセッサネーミングルール



AMD EPYC™ プロセッサ 製品群で一貫した機能サポート

先進的な機能を備た、シンプルな製品ラインナップ



シングルソケット

AMD EPYC™ 7232P

AMD EPYC™ 7302P

AMD EPYC™ 7402P

AMD EPYC™ 7502P

AMD EPYC™ 7702P

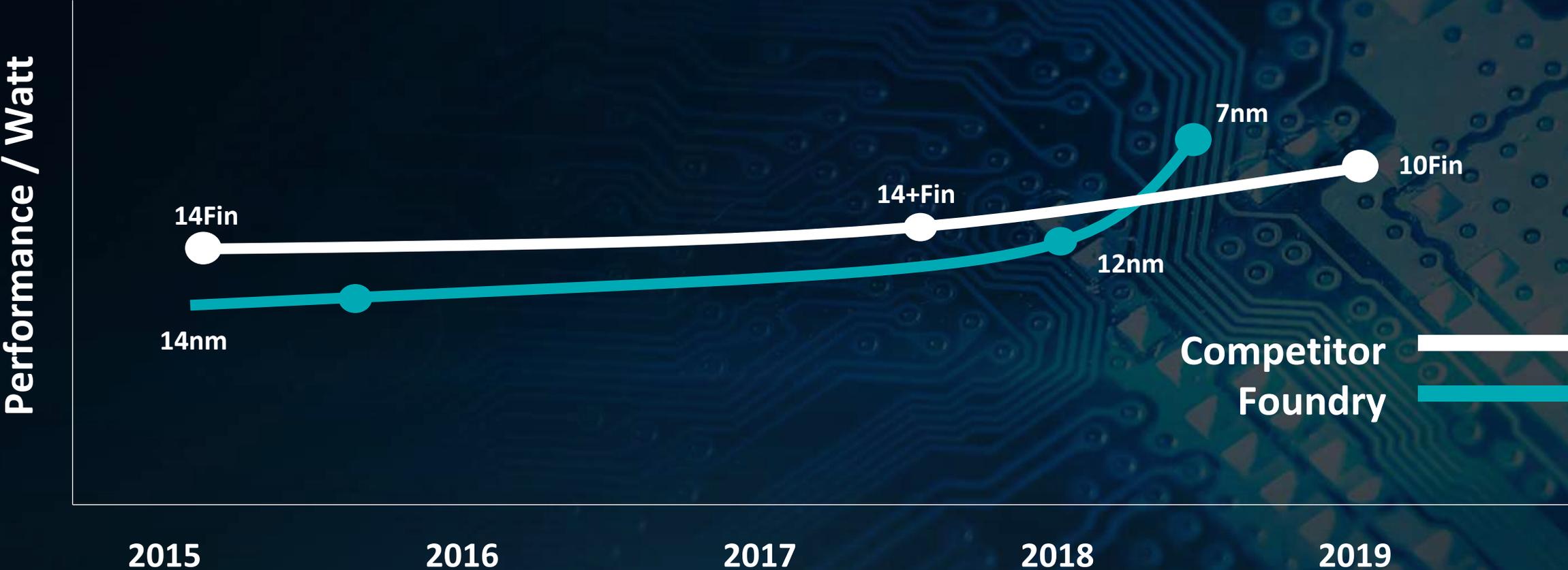
- All-in feature set includes:
- 8 Channels of DDR4-3200*
- 4TB memory capacity
- 128 lanes PCIe® 4*
- SMT & Turbo boost
- 18G Infinity Fabric™
- Secure Memory Encryption
- Secure Encrypted Virtualization



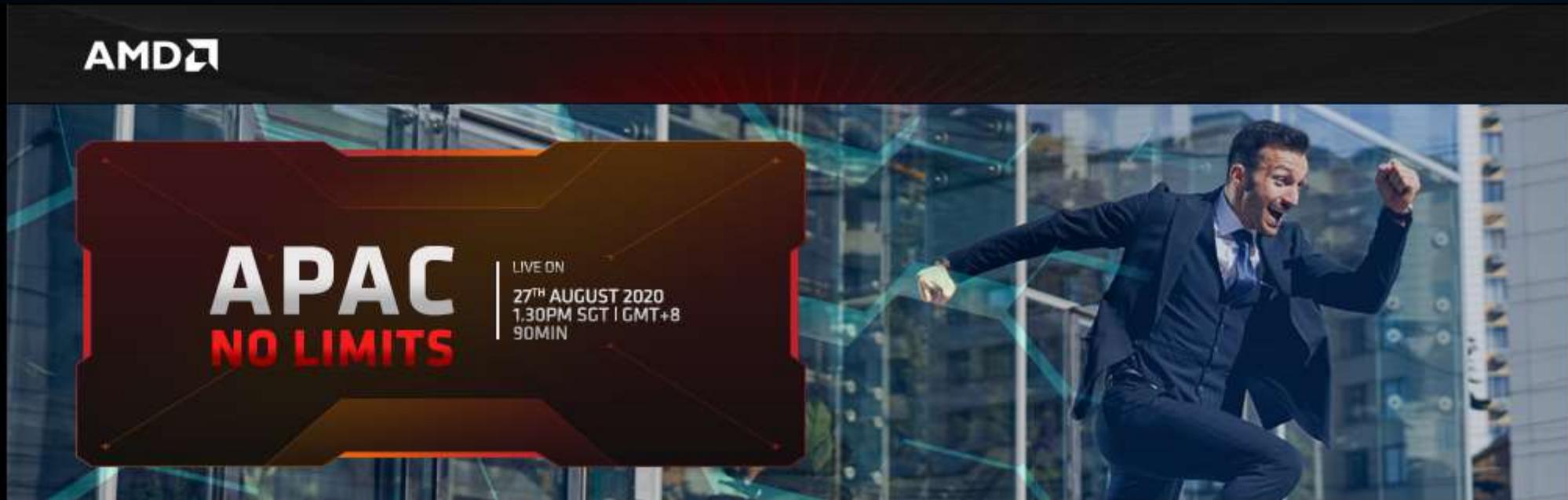
* A MOTHERBOARD DESIGNED FOR 2ND GEN EPYC PROCESSORS IS REQUIRED TO ENABLE ALL FUNCTIONALITY. SEE ENDNOTE ROM-06

どうしてこれ程までに圧倒的な第二世代
EPYC “ROME” を作る事ができたのか？

7nm 最先端のプロセステクノロジーの採用



AMD APAC NO LIMITS VIRTUAL EVENT

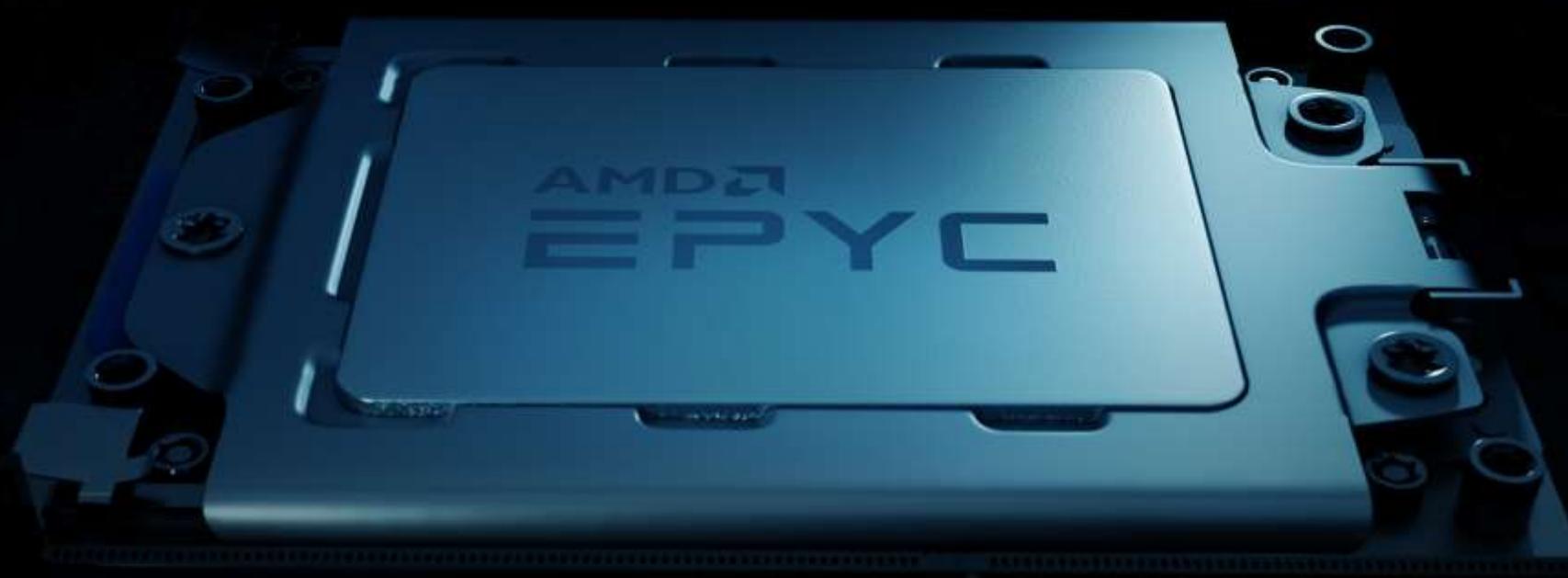


日本時間 : 8/27(木) 14:30 – 16:00 (オンライン)

パートナー様向けのイベント

参加希望の方は、表題：“AMD APAC NO LIMIT VIRTUAL EVET”として頂き、
下記弊社吉田までメール下さい。

keiji.yoshida@amd.com



THE MODERN DATACENTER IS

EPYC™

DISCLAIMER AND ATTRIBUTIONS

DISCLAIMER

The information contained herein is for informational purposes only, and is subject to change without notice. While every precaution has been taken in the preparation of this document, it may contain technical inaccuracies, omissions and typographical errors, and AMD is under no obligation to update or otherwise correct this information. Advanced Micro Devices, Inc. makes no representations or warranties with respect to the accuracy or completeness of the contents of this document, and assumes no liability of any kind, including the implied warranties of noninfringement, merchantability or fitness for particular purposes, with respect to the operation or use of AMD hardware, software or other products described herein. No license, including implied or arising by estoppel, to any intellectual property rights is granted by this document. Terms and limitations applicable to the purchase or use of AMD's products are as set forth in a signed agreement between the parties or in AMD's Standard Terms and Conditions of Sale. GD-18

©2019 Advanced Micro Devices, Inc. All rights reserved. AMD, the AMD Arrow logo, [insert all other AMD trademarks used in the material here per AMD's Checklist for Trademark Attribution] and combinations thereof are trademarks of Advanced Micro Devices, Inc. Other product names used in this publication are for identification purposes only and may be trademarks of their respective companies.